

## NEWS RELEASE

2016年11月9日

お客様各位

日本ケイデンス・デザイン・システムズ社

### ケイデンス、OrCAD Capture 向けに XJTAG DFT Assistant を発表

ハードウェア製造前の設計段階において早期に回路基板の不具合の  
検出・修正を可能にするソフトウェアインターフェイス

ケイデンス・デザイン・システムズ社（本社：米国カリフォルニア州サンノゼ市、以下、ケイデンス）は、11月8日(米国現地時間)、OrCAD® Capture が、回路図入力およびプリント基板設計システムの Design For Test (DFT) 及びデバッグ機能を大幅に向上する利便性の高いインターフェイスである XJTAG® DFT Assistant を統合し、強化されたことを発表しました。バウンダリスキャンのハードウェア、およびソフトウェアツールを供給する XJTAG 社によって開発された XJTAG DFT Assistant によって、PCB 製造前の設計段階で JTAG 不具合を検出し修正することができるようになり、設計のリスピやプロジェクトの遅延を回避することが可能になります。詳細な情報は、[www.orcad.com/xjtag-orcad](http://www.orcad.com/xjtag-orcad) をご覧ください。

#### ケイデンス・コメント：

Kishore Karnane (Product management director, PCB Group):

「PCB は、ますます高密度実装されるようになってきており、Ball Grid Array (BGA) など、パッケージ下のピンにアクセスすることは実質的に不可能です。バウンダリスキャンにより、JTAG を介して PCB 上に統合された各コンポーネントに電氣的にアクセスすることはできますが、JTAG スキャンチェーン自体のあらゆる問題を早期に修正することも必要不可欠です。XJTAG DFT Assistant によって、回路図入力中に JTAG スキャンチェーンが正しく接続され、終端されているかどうかを設計プロセスの早期に判断することができるようになります。」

XJTAG DFT Assistant は2つの主要な要素、XJTAG Chain Checker および XJTAG Access Viewer により構成されています。XJTAG Chain Checker は、誤って接続あるいは終端されている Test Access Port (TAP) など、JTAG スキャンチェーンの不具合を特定し、開発者に報告します。XJTAG Access Viewer は、回路図上にバウンダリスキャンアクセスの範囲を表示し、設計者はどのコンポーネントがバウンダリスキャンを用いてアクセス可能なのか、さらにテスト範囲をどこまで広げられるのか即座に確認することができます。また、Read, Write,

## NEWS RELEASE

Power/Ground および JTAG アクセスがないネットなどを個別に回路図上でハイライトすることも可能です。

### ed electronic design ag 社コメント：

Urs Allemann 氏 (director of design services)：

「我々は、最小限のテストポイントでテスト範囲をどのように最大化するか、設計段階の早期に判断する必要があります。そのために回路図入力の段階でどの JTAG が利用可能なのかを見分けることが不可欠です。OrCAD Capture に組み込まれた XJTAG DFT Assistant によって、設計の進捗に応じてテスト範囲を見分けることが容易になりました。我々は、この機能によって、PCB の製造前にテスト構造を最適化できるようになります。」

現在製造中の最初の試作品においては、XJTAG DFT Assistant を用いて OrCAD Capture から XJTAG プロジェクトの途中経過を XJTAG 開発ソフトウェアに出力し、さらなるテストを追加することができます。また試作品製造後には、ハードウェア上でのテストも可能になります。

XJTAG DFT Assistant ソフトウェアは、OrCAD Capture 17.2-2016 QIR 2に無償で付属されます。バージョン 17.2、あるいはそれ以降のユーザーはソフトウェアを [www.xjtag.com/orcad](http://www.xjtag.com/orcad) からダウンロードすることが可能です。

Cadence および Cadence ロゴは Cadence Design Systems, Inc.の登録商標です。

その他記載されている製品名および会社名は各社の商標または登録商標です。

この件に関する問い合わせ先

イノテック株式会社 ICソリューション本部 OrCAD推進室

TEL：045-474-3410（平日 9:00～17:30）

E-Mail：orcad@innotech.co.jp