

OrCAD Lite 製品リファレンス

製品バージョン 17.2
2016 年 8 月

© 1991-2012 Cadence Design Systems, Inc. All rights reserved worldwide.

Portions © Apache Software Foundation, Sun Microsystems, Free Software Foundation, Inc., Regents of the University of California, Massachusetts Institute of Technology, University of Florida. Used by permission.

Printed in the United States of America.

Cadence Design Systems, Inc. (Cadence), 2655 Seely Ave., San Jose, CA 95134, USA.

Product OrCA Lite contain technology licensed from, and copyrighted by: Apache Software Foundation, 1901 Munsey Drive Forest Hill, MD 21050, USA © 2000-2005, Apache Software Foundation. Sun Microsystems, 4150 Network Circle, Santa Clara, CA 95054 USA © 1994-2007, Sun Microsystems, Inc. Free Software Foundation, 59 Temple Place, Suite 330, Boston, MA 02111-1307 USA © 1989, 1991, Free Software Foundation, Inc. Regents of the University of California, Sun Microsystems, Inc., Scriptics Corporation, © 2001, Regents of the University of California. Daniel Stenberg, © 1996 - 2006, Daniel Stenberg. UMFPACK © 2005, Timothy A. Davis, University of Florida, (davis@cise.ulf.edu). Ken Martin, Will Schroeder, Bill Lorensen © 1993-2002, Ken Martin, Will Schroeder, Bill Lorensen. Massachusetts Institute of Technology, 77 Massachusetts Avenue, Cambridge, Massachusetts, USA © 2003, the Board of Trustees of Massachusetts Institute of Technology. All rights reserved.

Open SystemC, Open SystemC Initiative, OSCI, SystemC, and SystemC Initiative are trademarks or registered trademarks of Open SystemC Initiative, Inc. in the United States and other countries and are used with permission.

商標: 本文書に含まれる Cadence Design Systems, Inc.の商標およびサービスマークは、その適切なシンボルとともにケイデンスに帰属します。ケイデンスの商標に関するお問い合わせは、上記住所の Corporate Legal Department または 800-862-4522 までご連絡ください。その他の商標はそれぞれの権利者の財産です。

制限付き許諾: 本文書は、著作権法および国際条約により保護されており、ケイデンスが保有する営業秘密および機密情報を含んでいます。本文書またはその一部を無許可で複製または頒布することは、民事的制裁および刑事罰の対象となる場合があります。本許諾規定で定める場合を除き、ケイデンスの書面による事前の許可を得ることなく、いかなる方法であっても、本文書をコピー、複製、改変、公表、アップロード、投稿、送信、または配布することはできません。

ケイデンスとの間で書面により別段の合意をした場合を除き、本規定は、以下の条件に従って本文書のハードコピーを1部印刷することをケイデンスのお客様に許諾します。

1. 本文書は、ケイデンスとのお客様との間の書面による契約に従ってのみ使用できます。
2. いかなる方法であっても、本文書を改変することはできません。
3. 許諾された本文書のコピーおよびその部分的なコピーは、オリジナルに記載されるすべての著作権、商標、その他の知的財産権表示、および本許諾規定を含まなければなりません。
4. 本文書に含まれる情報を、内部使用、外部使用を問わず、類似する製品またはソフトウェアの開発に使用することはできず、また、約因・対価の有無にかかわらず、第三者の利益のために使用することはできません。

免責事項: 本文書に含まれる情報は事前の通知なく変更される場合があります。また、ケイデンスの側がこれに拘束されることを意味するものではありません。別途契約で明示的に定めた場合を除き、ケイデンスは、本文書に含まれる情報の完全性、正確性、または有用性に関して、いかなる表明も保証も行わず、これらから明示的に免責されるものとします。ケイデンスは、当該情報の使用が第三者の権利を一切侵害していないことを保証するものではなく、また、ケイデンスは、当該情報を使用した結果として発生したあらゆる損害、および費用について一切の責任を負わないものとします。

制限付き権利: 米国政府による使用、複製、または開示は、FAR52.227-14、DFAR252.227-7013 以下の規則、またはこれを継承する規則に定める制約を受けます。

目次

OrCAD Lite 版について	5
OrCAD Lite 版の制限	6
OrCAD Lite 版を使用する	10
OrCAD Lite 版のドキュメント	10
OrCAD ドキュメントへのアクセス	11
オンライン・ヘルプへのアクセス	11
オンライン・ブックへのアクセス	11
OrCAD チュートリアルへのアクセス	12
OrCAD ウェブサイトへのアクセス	12

OrCAD Lite 製品リファレンス

OrCAD Lite 版について

ケイデンスの OrCAD®製品の Lite 版は、設計するデザインの設計規模と複雑さに制限があります。

OrCAD 製品の、製品版をインストールされた場合でも、OrCAD 製品のライセンスをお持ちでない場合は、OrCAD は Lite 版モードで起動します。この場合、ライセンスを有効にすることで、製品版モードに変更できます。

この文書は、OrCAD 製品の Lite 版を使用するのに必要な情報を記載しています。

OrCAD Lite 版の制限	6 ページ
OrCAD Lite 版を使用する	10 ページ

※ハードウェア要件(インストールスペック)については、ダウンロード / インストール ガイドをご参照ください。

OrCAD Lite 版の制限

OrCAD 製品の Lite 版は、デザインの設計規模と複雑さについて、以下の制限があります。

製品

Lite 版の制限

OrCAD Capture
CIS Lite

- ネット(階層化ブロックを含む)の数が 75 を超えるデザインは保存できません。データ保存を必要としない場合は、これを超える大きなデザインでも閲覧したり、作成したりすることは可能です。
- 部品(階層化ブロックを含む)の数が 60 を超えるデザインは保存できません。データ保存を必要としない場合は、これを超える大きなデザインでも、閲覧したり、作成したりすることは可能です。
- Capture CIS データベースには 1,000 を超える部品の格納はできません。
- ピンの数が 100 を超える部品は作成できません。
- Capture FPGA フローは使用できません。
- Electrical Cset は使用できません。
- PSpice Designer Lite をインストールした場合は、CIS および SI の機能は使用できません。これらの機能を使用したい場合は、PCB Designer Lite をインストールしてください。
- Altium Schematic Translator は使用できません。
- Lite 版では、Capture Tutorial を完全に実行することができない場合があります。

製品

Lite 版の制限

PSpice Lite

- 回路シミュレーションは、以下を満たす回路に制限されます。ノード数 75 以下、トランジスタ数 20 以下、サブ・サーキット数は制限なし、デジタルプリミティブデバイス数 65 以下、伝送線路数 10 以下(理想、非理想とも)、かつ結合伝送線路数 4 以下。
- PSpice Model Editor を用いた、デバイス特性定義またはパラメタライズドパーツの作成は、ダイオードに限定されます。
- パラメタライズドモデルを含む、全てのライブラリが含まれていません。
- Stimulus Editor を使用したスティミュラスの作成には制限はありません。
- レベル 3 の Core モデル(Tabrizi)、MOSFET BSIM 3.2 モデル、MOSFET BSIM 4 モデルは使用できません。
- Lite 版のシミュレーターで作成したシミュレーション・データのみ表示することができます。
- Magnetic Parts Editor では、電源トランスのみ設計できます。Magnetic Parts Editor に付属するデータベースは編集できません。このデータベースにはシングルコアが含まれます。
- Model Import Wizard は、ピン(端子)数が 2 つまでの部品やシミュレーション・モデルをサポートします。
- デジタル回路内のノード数は、最大 250 まで可能です。
- 非理想伝送路線の数は、4 までに制限されます。
- PSpice DMI モデルはシミュレーションできません。
- DMI Template Code Generator は使用できません。
- IBIS Translator 機能は使用できません。
- PSpice SLPS フローは使用できません。

製品

PSpice
Advanced
Analysis Lite

Lite 版の制限

- スモーク解析: ダイオード、抵抗、トランジスタ、コンデンサについてのみ実行できます。
- PSpice Advanced Analysis Optimizer
 - Random エンジンと MLSQ エンジンのみ使用できます。
 - 最大で 2 つの部品パラメータの値のみ最適化できます。
 - 最大で 1 つの Measurement と 1 つのカーブフィット指定のみサポートされます。
 - カーブフィット指定の最適化では、1 つのエラー算出メソッドのみサポートされます。
- パラメトリック・プロッター
 - 設計パラメータ、モデル・パラメータのいずれか、または両方の 2 つのパラメータの値のみスイープできます。
 - Linear スイープのみサポートされます。
 - 最大で 10 個のスイープが可能です。
 - 1 つの計測式または 1 つのトレースについてのみ、パラメータ値の変化の影響を評価できます。
 - Display Plot 機能は使用できません。
- モンテカルロ解析/ワーストケース解析
 - 1 つの計測式についてのみ可能です。
 - 最大で 3 つの許容誤差のあるデバイスがサポートされます。
 - 最大で 20 回のモンテカルロ解析の実行がサポートされます。
- 感度解析
 - 1 つの計測指定のみ可能です。
 - 最大で 3 つの許容誤差のあるデバイスがサポートされます。
 - 最大で 20 回の実行がサポートされます。
- 暗号化されたパラメータ付きモデルはシミュレーションできません。
- Optimizer Random Engine は、最大で 5 回実行できます。

OrCAD Lite 製品リファレンス

OrCAD 製品の Lite バージョン

製品

Lite 版の制限

OrCAD PCB
Editor Lite

- 部品数が50を超える基板や、ネット数が100を超える基板は保存できません。データ保存を必要としない場合は、大きな設計でも閲覧することはできます。

OrCAD PCB
Router Lite

- チュートリアルとチュートリアル設計ファイルは、Lite 版で動作することができます。
- 制限されたサンプルライブラリが付属しています。
- 配線セッションの結果は保存できません。

注: OrCAD Lite リリースでは、OrCAD SigXplorer は使用できません。

OrCAD Lite 版を使用する

OrCAD Lite 版のドキュメント

Lite 版製品を短期間に修得するには、次の表にあげる各製品のオンライン・ガイドを参照してください。

製品	オンライン・ガイド
OrCAD Capture CIS	<ul style="list-style-type: none">■ OrCAD CaptureUser Guide■ OrCAD CIS User Guide■ OrCAD フロー・チュートリアル[※]の第 2 章: Creating a schematic design
PSpice	<ul style="list-style-type: none">■ PSpice User Guide■ OrCAD フロー・チュートリアル[※]の第 3 章: Simulating a design
OrCAD PCB Editor	<ul style="list-style-type: none">■ Allegro PCB Editor User Guide■ OrCAD フロー・チュートリアル[※]の第 5 章: Board design using OrCAD PCB Editor■ Allegro PCB Editor Tutorial
OrCAD PCB Router	<ul style="list-style-type: none">■ Allegro PCB Router User Guide■ Allegro PCB Router Tutorial■ OrCAD フロー・チュートリアル[※]の第 5 章: Board design using OrCAD PCB Editor

※OrCAD フロー・チュートリアル: <インストール先>\doc\flowtut\flowtutTOC.html
(通常は、C:\Cadence\SPB_17.2\doc\flowtut\flowtutTOC.html になります。)

OrCAD ドキュメントへのアクセス

OrCAD 17.2 のユーザー向けドキュメントには、オンライン・ヘルプ、オンライン・ブック、チュートリアルがあります。OrCAD 製品について、詳しくは「OrCAD ウェブサイトへのアクセス」をご覧ください。

- オンライン・ヘルプへのアクセス
- オンライン・ブックへのアクセス
- OrCAD チュートリアルへのアクセス
- OrCAD ウェブサイトへのアクセス

オンライン・ヘルプへのアクセス

オンライン・ヘルプにアクセスするには、ダイアログ・ボックスで[Help]ボタンをクリックするか、または F1 キーを押して、製品の[Help]メニューを表示します。

オンライン・ブックへのアクセス

ご使用の製品のオンライン・ブックにアクセスするには、Cadence Help と文書のページを使用します。

- Cadence Help を使用してオンライン・ブックにアクセスするには...
 1. Windows のスタートメニューから[Cadence-Release 17.2-2016]-[Documentation]-[Cadence Help]を選択します。Cadence Help ウィンドウが表示されます。
(※Windows10 の場合は、[Cadence-Release 17.2-2016]-[Cadence Help])
 2. Cadence Help ウィンドウで製品名を展開して、その製品用のドキュメントを表示させます。
 3. ドキュメントのタイトルをダブルクリックして、Cadence Help ウィンドウで開きます。
- Documentation を使用してオンライン・ブックにアクセスするには...
 1. 製品の[Help]メニューから[Documentation]コマンドを選択します。Cadence Help ウィンドウで製品ドキュメントのページが開きます。
 2. 適切なタブを選択し、ドキュメントへのハイパーリンクをクリックして、Cadence Help ウィンドウにドキュメントを表示させます。

OrCAD チュートリアルへのアクセス

OrCAD Lite 17.2 を使用して PCB を設計する基本的なプロセスの概要については、OrCAD フロー・チュートリアルを参照してください。このフロー・ガイドでは、OrCAD Capture による電子回路設計、PSpice による設計シミュレーションに始まり、OrCAD PCB Editor Lite と OrCAD PCB Router Lite による PCB レイアウトの段階を経て、最後の製造工程用出力プロセスや設計保守に至る電子設計サイクルを説明しています。

注: インストール先フォルダ下の <インストール先>\doc\flowtut\tutorial_example フォルダにある flowtut.zip に格納された FULLADD という設計を使用して、このフロー・ガイドで説明する設計フローを実際に体験できます。

(通常は、C:\Cadence\SPB_17.2\doc\flowtut\tutorial_example フォルダになります。)

注: OrCAD 製品の Lite 版には機能に制限があるため、チュートリアルのいくつかのステップは完了できないことがあります。制限については、「OrCAD 製品 Lite 版の制限」をご覧ください。

OrCAD ウェブサイトへのアクセス

OrCAD 製品に関する充実した製品情報と技術情報が、以下のウェブサイトで公開されています。

www.innotech.co.jp/orcad/

OrCAD 製品のメイン・ウェブサイトです。OrCAD 製品に関する技術情報は、このサイトにあります。製品のアップデート、デモ、モデル、ツール、ユーティリティが提供されます。また、OrCAD の技術者やユーザーによる技術関連記事やアプリケーション・ノートも掲載されます。

community.cadence.com

ハイスピード設計者が OrCAD PCB Router の使用方法についての情報を共有、寄稿、交換できるコミュニティーサイトです。(英語サイト)