

2016年11月4日

報道関係各位

日本ケイデンス・デザイン・システムズ社

**ケイデンスと MathWorks、ミックスシグナル IoT 及び車載アプリケーション向けに
システムレベル検証ソリューションを提供**

PSpice を *MATLAB* 及び *Simulink* に統合、
開発効率を改善し、製品開発期間を加速

ケイデンス・デザイン・システムズ社（本社：米国カリフォルニア州サンノゼ市、以下、ケイデンス）は、11月3日(米国現地時間)、MathWorks 社と協業し、ミックスシグナル IoT、車載アプリケーション向けにシステムレベル設計及び回路レベルのインプリメンテーション環境を統合、効率化したことを発表しました。設計者は、新たに統合されたシステム設計、デバッグ環境において、ケイデンスの PSpice®アナログ・ミックスシグナルシミュレータの実行、また MATLAB 及び Simulink が提供する動作レベルのモデリング、解析、可視化、さらに MATLAB が提供する全てのポストプロセス解析や計測機能を活用することが可能になります。PSpice を MATLAB 及び Simulink と統合する事により PCB 設計とインプリメンテーションの完全なソリューションが提供されます。

さらに詳しい情報は、

<http://www.innotech.co.jp/orcad/pspice-and-simulink-integration>

をご参照下さい。

Simulink は、車載、航空宇宙、半導体、通信など幅広い分野において開発されるアプリケーションに関連するシステム設計のアルゴリズム開発、システムモデリング、シミュレーション、検証作業に使用されるマルチドメイン向けシミュレーション環境です。一方、PSpice は、ミックスシグナル電気電子回路のシミュレーションに使用される SPICE ベースのシミュレータです。

以前、設計者は設計ブロックを個々に検証する必要があり、各システム間でフィードバック情報を受け渡すことができませんでした。今回提供されるソリューションでは、統合されたデバッグ環境においてシステムデザイン全体の検証が可能になり、より高速で誤りが発生しにくい開発プロセスが実現されます。このようなシミュレーション、解析環境

NEWS RELEASE

は、早期にプリント基板を組み立てマーケット参入したい IoT 顧客、さらに信頼性、開発効率性、コスト、製造歩留まりを重視する車載システム顧客にとって大変重要です。

また、ケイデンスは設計者が Simulink からコード生成機能を通じて PSpice に動作モデルを受け渡すフロー、また逆にコ・シミュレーション機能を使って PSpice のモデルを Simulink に受け渡す双方向なフローも実現しました。加えて、顧客は Simulink が提供する機能ブロック及び検証モデルのライブラリと共に、34,000もの PSpice モデルにアクセスする事も可能になります。

Magnitude Lighting Converters 社コメント :

Udi Kirmayer 氏 (VP R&D)

「今まで私たちは、テストベンチ、信号ソースなど共通の計測結果を再利用することなく、アルゴリズムや電子回路のブロックを個別にシミュレーションする必要がありました。今回、Simulink と PSpice 間で双方向なデータのやり取りが可能になり、システムレベルのシミュレーションにとっては大きな進歩です。加えて、PSpice が MATLAB の波形表示を含む検証可視化環境を使用できるように拡張され、さらに MATLAB の機能が PSpice において評価できるようになったことで、我々の開発期間が数週間短縮され、設計のやり直しも削減する事が可能になります。」

MathWorks 社コメント :

Paul Barnard 氏 (director of design automation)

「今回の PSpice と Simulink の統合により、設計フローにおける大きなギャップを埋める事ができました。設計者は MATLAB の環境上で PSpice のシミュレーション結果を可視化し、解析する事ができます。さらに、システムレベルのアーキテクチャ、モデリング、シミュレーションで使用される MATLAB 及び Simulink の検証モデルは、PSpice のアナログ、ミックシグナル回路モデルの検証においても使用することが可能です。これら2つの利用形態を用いることで検証に必要な作業時間と費用が大幅に削減され、製品品質も改善します。」

ケイデンス・コメント :

Steve Durrill (senior product engineering group director of the PCB Group)

「MathWorks 社との協業により、ケイデンスのシステムレベルにおけるアナログ、ミックシグナル基板設計検証機能が強化され、様々なレベルでの環境統合を通じてお客様が革新的で高品質な電子製品を製造できるように、ケイデンスの System Design Enablement 戦略を推進します。これまで別々に稼働していたシステムエンジニアリング環境と設計工

NEWS RELEASE

エンジニアリング環境を統合することで、密な統合が実現され、開発者が引き起こす誤りが削減され、システムレベル設計と回路レベルインプリメンテーション双方の開発効率向上が可能となります。」

Cadence および Cadence ロゴは Cadence Design Systems, Inc.の登録商標です。

その他記載されている製品名および会社名は各社の商標または登録商標です。

この件に関する問い合わせ先

イノテック株式会社 IC ソリューション本部 OrCAD 推進室

TEL : 045-474-3410 (平日 9:00~17:30)

E-mail : orcad@innotech.co.jp