

PCB設計データの管理に 振り回されていませんか？

よくある非効率な設計プロセス

独立した調査会社であるアバディーン・グループは、現在企業が直面しているPCBデータ管理と効果的なプロジェクト共同作業に関する動向と課題について調査しました。この文書では、製品開発チームが挙げるデータ管理とPCB設計プロセスのよくある課題について概要を説明します。

OrCAD™

PCBデータの問題

締め切り

データ管理

アウトソーシング

作業のやり直し

再設計

BOMの同期

最新のライブラリ

保証コスト

設計プロセスの改善、共同作業の促進、作業のやり直しの回避、生産性の向上を検討しているのは貴社だけではありません。

あらゆる企業が、ワークフローを効率的に統合して競争力を高めようと製品開発プロセスを見直しています。

製品チームがPCBデータ管理に関して現在直面している共通の課題について説明します。その多くは、貴社でも認識済みの課題ではないでしょうか。

PCB設計データの
不一致

製造部門へのリリース

バージョン管理

コストの増大

非同期

データの整合性の問題

製造の遅延

競合他社

設計コスト

リスピン

意思疎通の問題

複数種類のデータ

手動の設計プロセス

回答者は

24%

の時間を

PCBデータの整合性の問題を修正するのに費やしている

回答者が

29%

の時間を費やしているのは…

- › 設計レビューの準備
- › 他のチームやメンバーへの設計情報の伝達
- › 設計変更の実装に必要な最新データの検索

余計なエラーの修正や手元にあれば済むデータの検索に時間を使いすぎていませんか？

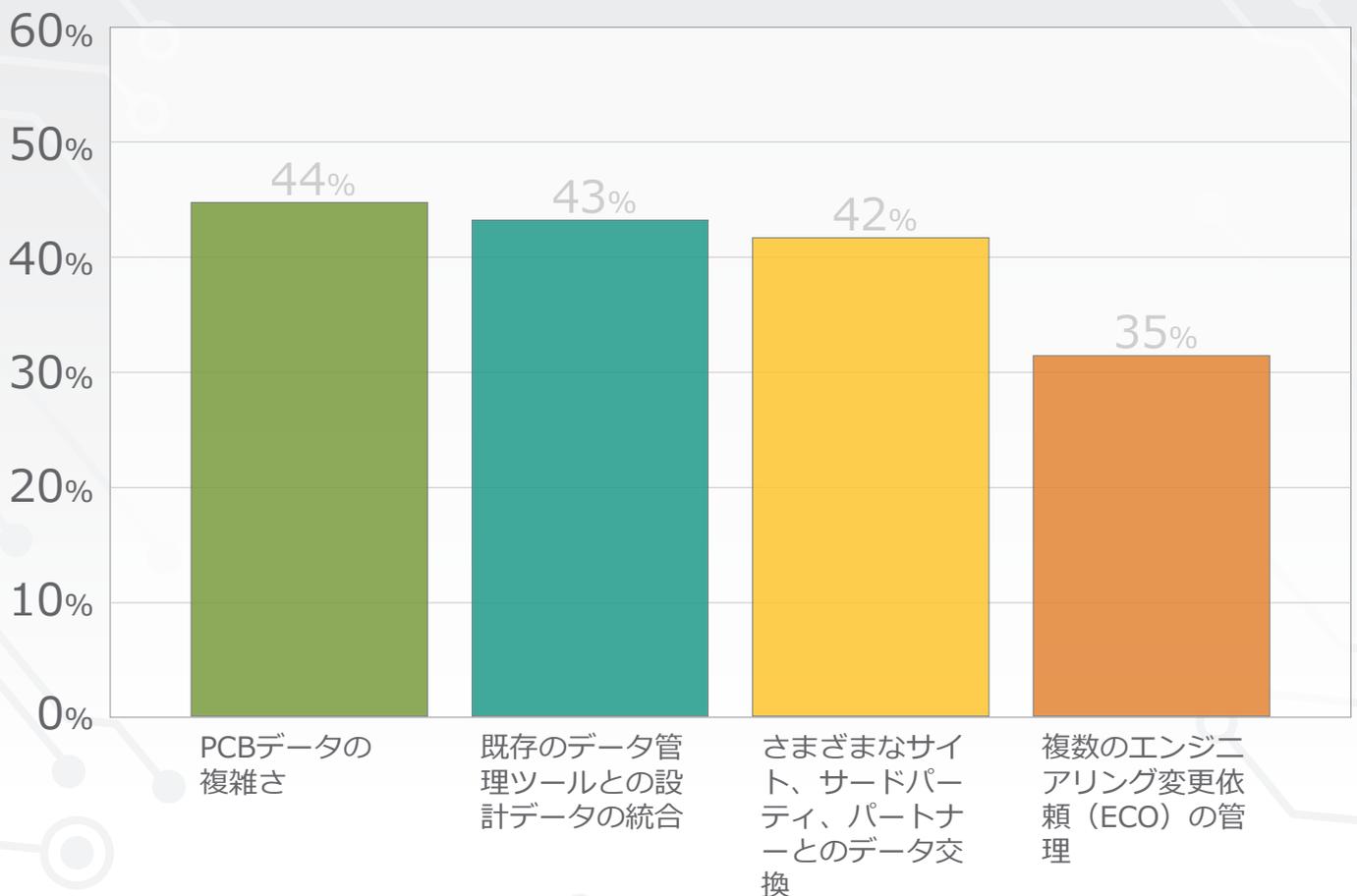
61%

の回答者が

PCB設計データとそれ以外の設計データを手動で統合していると回答

(ソフトウェア、ECAD、MCADなど)

PCB設計データの管理に関するよくある課題



現在の方法のまま、PCBデータの管理と共有に時間がかかり、間違いが発生しやすい状況が改善しますか？

データ管理とプロセス強化が必要となるよくある要因

PCB開発の
時間的制約

53%
の回答者

32%
の回答者

共同作業の改善
に対する支援策
の必要性

データの不整合に
起因する製造の遅延

21%
の回答者

19%
の回答者

設計コストの予測可
能性向上の必要性

締切日が迫ってくると、うまくいくように
祈っていませんか？

従来のPCB設計データの管理方法は、競争が激しい現在のエレクトロニクス市場ではもはや不十分です。PCBデータを適切に管理しないと、非効率や間違いを引き起こす環境を作ってしまう可能性があります。これにより、設計サイクルの長期化、製品販売時期の逸失、さらには多大な損失を引き起こす製品のリspin/リコールの可能性にもつながります。しかし、改善の方法がないわけではありません。

調査報告書全文をダウンロードして、最先端の企業のPCB設計データ管理方法や、データおよびプロセス管理を競争上の優位性に変える手法をお読みください。

[ここをクリックして調査報告書全文をダウンロード（英文サイト）](#)

OrCAD™